

REGLAS PARA EL LABORATORIO DE ELECTRÓNICA III SEMESTRE A-2008

Objetivo: Desarrollar un proyecto práctico en el área de electrónica donde se apliquen los conocimientos adquiridos en la carrera.

Grupos de trabajo: Cada grupo de trabajo estará conformado por un máximo de 2 (dos) estudiantes de la misma sección.

Sesiones Semanales: La materia está compuesta por sesiones de 3 horas por semana, el proyecto debe ser desarrollado utilizando la totalidad de las horas de clase, por lo que se debe programar con anticipación todas las actividades a desarrollar durante cada sesión semanal, efectuando por adelantado el diseño, los cálculos y la obtención del material necesario.

Hora de llegada al Laboratorio: Máx. 15 minutos después de iniciada la clase. Los estudiantes que lleguen luego podrán ingresar al Laboratorio pero estarán inasistentes.

Número máximo de Inasistencias: La asistencia al laboratorio durante el semestre es obligatoria, si el número de inasistencias injustificadas es mayor o igual a 3 (tres), el estudiante reprobará la materia.

Evaluaciones Orales (Sem. 5,10): Las evaluaciones se realizarán en las fechas que han sido programadas y no se aceptarán cambios en las fechas, es requisito **indispensable** para cada evaluación la presentación del cuaderno de trabajo.

Cuaderno de Trabajo: El cuaderno de trabajo debe contener toda la información relacionada con el desarrollo del proyecto semana a semana, debe incluir cálculos, simulaciones y siempre se debe incluir un **diagrama esquemático actualizado**, y diagramas de flujo del programa si es el caso. El cuaderno de trabajo no es un cuaderno de informe, y por lo tanto están permitidos los borradores, tachaduras, páginas anexas, etc.

Diagramas Esquemáticos: El objetivo fundamental de un diagrama esquemático es la presentar de forma sencilla y clara la información referente a las diversas conexiones de un circuito eléctrico, por lo que deberán seguir las siguientes recomendaciones:

- Deben tener el tamaño adecuado para poder ser leído sin mayores dificultades (letras cercanas a Fuentes # 8), y seleccionar tamaño de circuitos adecuados.
- Líneas de conexión de color negro.
- Descripción de los componentes haciendo énfasis en su funcionalidad, y no en la distribución de los pines en el circuito integrado.

- Indicar el nombre de la señal en cada conexión que se realice, dentro y fuera del circuito integrado.
- Utilizar barras o buses cuando el número de conexiones sea muy grande que dificulte comprender el diagrama.

Informe Final: El Informe debe incluir cálculos, simulaciones, diagramas esquemáticos parciales y un diagrama general con todos los elementos del proyecto, diagramas de flujo, funcionamiento de los circuitos, resultados experimentales, gráficas, conclusiones, anexos, programas fuentes, descripción de variables, las primeras páginas de las hojas de datos de los componentes poco conocidos, y **referencias bibliográficas**.

Exposición (Ultima semana): Antes de realizar la exposición se debe consignar el informe final por lo menos un día antes de la exposición.

En dicha exposición se explicará: el funcionamiento del proyecto y los resultados obtenidos, cada exposición será responsabilidad de los estudiantes los cuales deberán gestionar el material didáctico y audiovisual necesario para realizar dicha presentación. De ser necesario el profesor podrá solicitar a otras dependencias el material didáctico que sea necesario.

Cada estudiante es responsable de conocer en detalle lo relacionado con la totalidad del proyecto.